

Visita del Comisionado del PERTE de Microelectrónica al Instituto de Microelectrónica de Sevilla (IMSE-CNM)



Imagen 1. Visita del Comisionado del Perte de Microelectrónica y Semiconductores al IMSE-CNM. De izquierda a derecha, Teresa Serrano (directora del IMSE), José María Martell (Vicepresidente de Investigación Científica y Técnica del CSIC), Jaime Martorell (Comisionado Especial del PERTE Chip), Julián Martínez (Vicerrector de Investigación de la Universidad de Sevilla), María Pérez (Directora General de Estrategia Digital de la Agencia Digital de Andalucía) y Luis Pérez (Director Parque Científico-Tecnológico Cartuja)

El jueves 18 de mayo de 2023, el comisionado especial del Proyecto Estratégico para la Recuperación y Transformación Económica de Microelectrónica y Semiconductores, más conocido por PERTE CHIP, D. Jaime Martorell, visitó el Instituto de Microelectrónica de Sevilla (IMSE-CNM), centro mixto del Consejo Superior de Investigaciones Científicas (CSIC) y la Universidad de Sevilla.

En la visita estuvo acompañado de José María Martell, Vicepresidente de Investigación Científica y Técnica del CSIC, María Pérez Naranjo, Directora General de Estrategia Digital de la Agencia Digital de Andalucía, Margarita Paneque, Delegada del CSIC en Andalucía, Julián Martínez, Vicerrector de Investigación de la Universidad de Sevilla, Directores de Facultades y Escuelas de la Universidad de Sevilla relacionadas con la Microelectrónica y Luis Pérez Díaz, Director del PCT Cartuja, así como representantes de los Empresarios del Parque Científico y Tecnológico Cartuja y de las empresas de la zona afines al PERTE.

En el acto celebrado en el salón de grados del IMSE-CNM, el comisionado pudo conocer la dilatada experiencia de este instituto, que junto con el Instituto de Microelectrónica de Barcelona (IMB) y el Instituto de Micro y Nanotecnología de Madrid (IMM) conforman el Centro Nacional de Microelectrónica (CNM). La plantilla del Instituto la integran más de 120 profesionales, entre investigadores, profesores y personal de soporte de sus actividades. En cuanto a su trayectoria, cuenta con hitos como el primer diseño de un microchip en Andalucía en 1986 y realiza más de 100 publicaciones científicas anuales así como una media de 5 doctorados por año. Entre sus integrantes cuenta con 4 investigadores en el Ranking de Stanford del 2% de autores más citados del mundo en su área. El IMSE-CNM dispone de una importante cartera de patentes y ha sido germen de numerosas empresas como Teledyne Anafocus (2004), Oclose (2013), Prophese (2015), Grai Matter Labs(2016), Photonvis (2019), BioAIdverse o Biotechnology and Heal CareTechnologies.

En el acto intervinieron, además de la Directora del Instituto, Teresa Serrano, que dio la bienvenida a los asistentes, el Director del PCT Cartuja, quien destacó la importancia de contar con una infraestructuras como el PCT, actualmente el líder de facturación de Andalucía, María Pérez, directora general de Estrategia Digital de ADA, quien ofreció todo el apoyo de la Junta de Andalucía a las actividades derivadas del PERTE en Andalucía, el Vicepresidente de Investigación Científica y Técnica del CSIC, José María Martell que destacó la necesidad de las Instituciones de Ciencia en nuestro país y su efecto en el tejido social y económico, Julián Martínez, Vicerrector de Investigación quien destacó la trayectoria de la Universidad de Sevilla en Microelectrónica, lo que en la actualidad se traduce en que el IMSE-CNM imparte el único Master Oficial de Microelectrónica de España. Finalmente intervino el Comisionado Especial quien detalló las líneas de actuación de este PERTE destinado a reducir la dependencia europea de Asia en materia de semiconductores y dotar a nuestro país de solidas infraestructuras en este campo para abordar los retos futuros.

En la segunda parte del acto se hizo un análisis de la situación del ecosistema industrial de la microelectrónica y de la importancia de contar con centros como el IMSE-CNM para crear, impulsar y catalizar iniciativas que puedan traducirse en empresas de alto valor añadido, tal como sucede en otros países europeos y asiáticos donde la colaboración pública-privada los ha llevado a la vanguardia mundial. Finalmente intervinieron los representantes de las empresas que acudieron al acto y que expusieron su visión de la situación y sus expectativas respecto al PERTE. El **PERTE de Microelectrónica** tiene como objetivo reforzar las capacidades de diseño y producción de la industria de la microelectrónica y los semiconductores en España desde una perspectiva integral y favorecer la autonomía estratégica nacional y de la UE en este sector. Está previsto que este proyecto estratégico movilice una inversión pública de **12.250 millones de euros** hasta 2027 y active a su vez un importante volumen de inversión privada.

Para coordinar esta inversión ha sido nombrado Comisionado Especial para el PERTE de Microelectrónica y Semiconductores Jaime Martorell Suárez, experto en el sector de la microelectrónica y de las telecomunicaciones y que puede considerarse uno de los pioneros en Silicon Valley, la meca tecnológica mundial. En 1983 fundó la empresa de semiconductores Logic Devices, con sede en aquella zona. En 1987, volvió a España como para convertirse en director general de ATT Microelectrónica, en la fábrica de chips de Tres Cantos, en Madrid. Ha sido presidente de Motorola en España y director general de ONO.

El PERTE Chip está diseñado en torno a cuatro ejes estratégicos que abarcan toda la cadena de valor de la industria en distintas fases: concepción, diseño, producción de chips y dinamización de la fabricación de productos electrónicos TIC, para que actúe como generadora de demanda de los microchips producidos, e impulso al ecosistema emprendedor de semiconductores. Esta visión integral ejercerá un efecto multiplicador para el conjunto de la economía española.

Se llevarán a cabo las siguientes acciones:

Refuerzo de la capacidad científica. Con actuaciones para fortalecer la I+D+i sobre microprocesadores, fotónica integrada, desarrollo de chips cuánticos. Se prevé una inversión de 1.165 millones de euros para el periodo 2022-2027.

Estrategia de diseño. Impulsar la capacidad española en el diseño de microprocesadores mediante la creación de empresas fables (cuyos diseños pueden ser fabricados por

otros, sin necesidad de tener una fábrica propia). Se destinarán 1.330 millones de euros para este eje.

Construcción de plantas de fabricación. Para dotar la capacidad de producción nacional de semiconductores en la fabricación de tecnología de vanguardia (por debajo de 5 nm) y de gama media (de más de 5 nm). La inversión pública presupuestada es de 9.350 millones de euros.

Dinamización de la industria de fabricación TIC. Contempla actuaciones como la creación de un fondo de capital centrado en los chips para financiar startups, scaleups y pymes innovadoras del sector de semiconductores nacional, con una dotación pública inicial de 200 millones de euros. También se dirige a fortalecer la producción interna de la fabricación de productos electrónicos –que utiliza los microchips como input- para que ejerza de sector tractor sobre la industria de los semiconductores y absorba parte de su producción. El presupuesto estimado asciende a 400 millones de euros.