



ANUNCIO DE OFERTA DE EMPLEO

Buscamos postdocs (o formación equivalente) con experiencia en el diseño de convertidores analógico-digitales de alta frecuencia.

El Grupo de Investigación en convertidores Sigma-Delta del IMSE busca postdocs (o experiencia equivalente) para trabajar en algunos de nuestros proyectos de investigación relacionados con el diseño de convertidores analógico-digitales (de tipo Sigma-Delta), con aplicación en Edge-AI, Software-Defined-Radio y AIoT.

Requisitos / Qué Buscamos:

- Formación sólida en Ingeniería Electrónica, Microelectrónica, Física o áreas afines. Experiencia en diseño y verificación de circuitos integrados analógicos y de señal mixta (amplificadores, filtros, comparadores, ...); diseño de convertidores analógico-digitales Sigma-Delta; flujo de diseño analógico en CMOS; uso de herramientas EDA (Cadence IC Design, Synopsys...).
- Se valora especialmente la experiencia previa en diseño Sigma-Delta ADCs de alta velocidad.
- Se recomienda ciudadanía UE o permiso de residencia en la UE.

Condiciones del Puesto / Qué Ofrecemos:

- **Duración:** 3 años
- **Salario bruto aproximado:** ~3000 €/mes (~35k €/año)
- **Lugar de trabajo:** Instituto de Microelectrónica de Sevilla (IMSE-CNM), centro mixto del Consejo Superior de Investigaciones Científicas y de la Universidad de Sevilla.

Procedimiento de Inscripción

Los candidatos interesados deberán enviar su solicitud a través de esta dirección: <https://investigacion.us.es/sisius/investigador?setlang=es> (Referencia de la plaza INV-IND-09-2025-I-008).

Instrucciones para cumplimentar la solicitud en este enlace:
[instrucciones](#)

Fecha límite: 19 de septiembre de 2025

Contacto: Prof. José M. de la Rosa (jrosa@imse-cnm.csic.es),
www.imse-cnm.csic.es/~jrosa, [LinkedIn](#), [@josemdelarosa](#)