

# Ofertas de trabajo con el grupo de Seguridad y Fiabilidad en CMOS y Tecnologías Emergentes del Instituto de Microelectrónica de Sevilla

El grupo de Seguridad y Fiabilidad en CMOS y Tecnologías Emergentes del Instituto de Microelectrónica de Sevilla (IMSE) está buscando **candidatos altamente motivados** para enfocar sus carreras (y opcionalmente cursar un doctorado) en relación con las siguientes líneas de investigación:

Línea 1: **Fenómenos de envejecimiento en circuitos CMOS: caracterización, modelado y simulación incluyendo el uso de machine learning.**

Línea 2: **Funciones físicamente no clonables para la seguridad hardware con enfoques disruptivos basados en fenómenos de variabilidad dependientes del tiempo.**

Línea 3: **Soluciones antifalsificación para evitar el reciclaje de chips utilizando sensores de envejecimiento y técnicas machine learning.**

## **Cualificaciones y habilidades requeridas:**

- Los candidatos deben tener un título de **Grado** o **Máster** en el campo de la **ingeniería electrónica, telecomunicaciones, física o similar.**
- Los candidatos deben tener buen manejo del inglés para comprender y escribir textos científicos.
- Los candidatos deben poseer la capacidad de aprender rápidamente, buenas habilidades de trabajo en equipo y una fuerte motivación para el trabajo científico.

**Salario:** mínimo bruto 23k€-31k€, negociable dependiendo de la experiencia.

**Fecha límite:** buscamos candidatos capaces de comenzar lo antes posible durante 2024.

**IMSE** es un instituto mixto del Consejo Superior de Investigaciones Científicas y de la Universidad de Sevilla. Los candidatos seleccionados tendrán acceso a las instalaciones y herramientas de primera clase de ambas instituciones.

**Los candidatos interesados, por favor envíen CV a:**

Dr. Rafael Castro López

email: [rafael.castro@csic.es](mailto:rafael.castro@csic.es)

